

WO 2005/013453 A1



TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

- (84) **Bestimmungsstaaten** (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Veröffentlicht:

- mit internationalem Recherchenbericht
- vor Ablauf der für Änderungen der Ansprüche geltenden Frist; Veröffentlichung wird wiederholt, falls Änderungen eintreffen

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(57) **Zusammenfassung:** Vorrichtung zum Schutz von Elektronik-Baugruppen in einem Mehrspannungs- Bordnetz mit einem ersten Akkumulator einer niedrigen Bordnetzspannung, gegen Kurzschlüsse nach einer hohen Bordnetzspannung, mit einem Transistor, dessen Drain- Source-Strecke zwischen dem Steuergeräteanschluss und dem Anschluss der Elektronik-Baugruppe eingefügt ist, wobei der Sourceanschluss des Transistors mit dem Anschluss der Elektronik-Baugruppe verbunden ist, und deren Drainanschluss mit dem Steuergeräteanschluss verbunden ist, wobei zwischen dem Gateanschluss des Transistors und dem Pluspol des ersten Akkumulators die Parallelschaltung eines Gatewiderstandes und einer in Richtung zum Pluspol des ersten Akkumulators stromleitenden Diode angeordnet ist, und wobei zwischen Gateanschluss und Sourceanschluss des Transistors eine Zenerdiode angeordnet ist.